# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

11-331268

(43) Date of publication of application: 30.11.1999

(51)Int.Cl.

H04L 12/66 H04L 12/46

H04L 12/28

H04L 12/56

(21)Application number: 10-

(71)Applicant: SUMITOMO

127536

**ELECTRIC IND LTD** 

(22) Date of filing:

11.05.1998 (72)Inventor: MURATA TAKUSHI

### (54) PACKET REPEATER

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a packet repeater which is capable of a flexible repeating judgment and a high speed repeating judgment.

SOLUTION: The packet repeater has a cache memory that stores a flow database 21b corresponding to various protocols and to which relay information is registered respectively corresponding to each of a plurality of different keys. In the case of receiving a packet, a retrieval engine 22 retrieves an entry corresponding to a key generated

according to a variably set condition for each protocol as to the received packet from the flow database 21b. An address resolution/header update section 23 uses the relay information obtained as a result of retrieval and applies processing for the relay to the received packet and informs a packet switch controller 12 of it so that the controller 12 sends the processed packet to a relay destination.

I FGAL STATUS

BEST AVAILABLE COPY

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

#### (19)日本国特許庁(JP)

## (12) 公開特許公報(A)

(11)特許出願公開番号

## 特開平11-331268

(43)公開日 平成11年(1999)11月30日

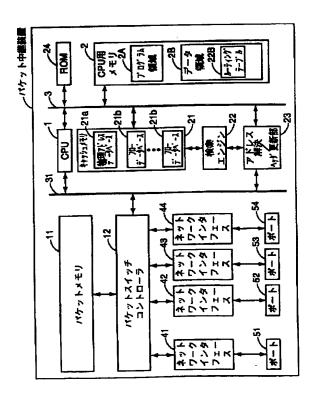
(51) Int.Cl. <sup>6</sup>	<del>.</del>	<b>識別記号</b>	F I					
H04L	12/66		H04L 1	H04L 11/20		В		
110 12	12/46		1	1/00	310	С		
	· ·		1	1/20				
	12/28		-	-,				
	12/56							
			審查請求	未請求	請求項の数 5	OL	(全:	9 頁)
(21)出願番号		特顧平10-127536	(71) 出願人		130 気工業株式会社			
(22)出顧日		平成10年(1998) 5月11日	大阪府大阪市中央区北浜四丁目5番33号 (72)発明者 村田 拓史 大阪市此花区島屋一丁目1番3号 住友電					
					株式会社大阪製 深見 久郎		<b>~</b> \	

#### (54) [発明の名称] パケット中継装置

#### (57)【要約】

【課題】 柔軟な中継判断と高速な中継処理が可能なパケット中継装置を提供する。

【解決手段】 複数の異なるキーのそれぞれに対応して中継情報が登録される各種プロトコルに対応のフローデータベース21bを記憶するキャッシュメモリを有する。パケットの受信時、検索エンジン22は受信パケットについてプロトコルごとに可変設定可能な条件に従って生成されたキーに対応するエントリをフローデータベース21bから検索する。アドレス解決/ヘッダ更新部23は検索結果得られた中継情報を用いて該受信パケットに対して中継のための処理を行なった後、処理された該パケットを中継先に送出するようパケットスイッチコントローラ12に通知する。



#### 【特許請求の範囲】

【請求項1】 複数ポートを有し、前記複数ポートを介 して受信したパケットを中継処理するためのパケット中 継装置であって、

複数の異なるキーと前記キーのそれぞれに対応して前記 中継処理のための中継情報が登録される各種のプロトコ ルに対して設けられたテーブルを記憶するキャッシュメ モリと、

前記パケットの受信時、受信パケットについて所定条件 に従って生成されたキーを前記受信パケットのプロトコ ルに対応の前記テーブルから検索する検索手段と、

前記検索の結果に基づいて、前記受信パケットに対して 前記中継情報を用いて前記中継処理を行なう中継手段と をさらに有し、

#### 前記中継手段は、

前記検索によるヒット時、ヒットした前記キーに対応の 前記中継情報を参照して前記受信パケットに対して前記 中継処理を行なうヒット時中継手段と、

前記検索によるミスヒット時、

前記中継情報を生成して前記受信パケットに対して前記 中継処理を行なうミスヒット時中継手段と、

前記検索されたテーブルに、前記検索のために生成されたキーと前記ミスヒット時中継手段により生成され前記中継情報とを対応させて登録する登録手段とを備え、

前記所定条件は、前記受信パケットのプロトコルヘッダ 中のフィールドの内容のサブセットを含んで前記キーの 生成を指示する条件であり、前記サブセットは任意に変 更可能であることを特徴とする、パケット中継装置。

【請求項2】 前記サブセットは、前記受信パケットのトランスポート層以下のプロトコルヘッダ中のフィールドの内容からなることを特徴とする、請求項1に記載のパケット中継装置。

【請求項3】 前記所定条件は、前記複数ポートのうち前記パケットを受信したポートを識別する情報をさらに含んで前記キーの生成を指示する条件であることを特徴とする、請求項1または2に記載のパケット中継装置。

【請求項4】 前記中継情報は対応する前記キーに該当する前記受信パケットの量を示す受信パケット量情報を含み、

前記中継手段は、前記中継処理に応じて該中継処理に用いられた前記中継情報中の前記受信パケット量情報を更新するパケット量更新手段をさらに備える、請求項1ないし3のいずれかに記載のパケット中継装置。

【請求項5】 前記中継情報は、前記テーブルに登録および前記検索手段により最新に検索されてからの経過時間を示す時間情報を含み、

前記テーブル中の前記中継情報のそれぞれについて前記時間情報を前記経過時間を示すように更新する時間更新 手段と、

前記時間更新手段により更新された前記時間情報に基づ

いて、前記テーブルから前記キーと対応する前記中継情報を削除する削除手段とをさらに備えた、請求項1ないし4のいずれかに記載のパケット中継装置。

#### 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】この発明はパケット中継装置 に関し、特に、複数の通信ネットワーク間でのデータを 中継するためのパケット中継装置に関する。

#### [0002]

【従来の技術】特開平9-83562号公報には、異なるプロトコルのデータ通信を行なうネットワークにおいて、プロトコルごとのデータ中継処理を実行する複数のCPUを有して、中継処理する方法が示される。

【0003】この方法では、データ受信ごとに受信データのプロトコルに対応して設けられたCPUに対して割込みをかけると、該CPUは受信データの中継に関するソフトウェア処理を実行するようにしているから、柔軟な中継判断能力を得ることができる。

【0004】また、特開平7-254912号公報に開示のLAN (ローカルエリアネットワークの略) 間接続装置では、LAN間相互の通信パケットの中継処理がCPUの処理負荷を軽減することで高速化される。

【0005】つまり、IP(インターネットプロトコルの略)パケットのルーティング時に①IPへッダのチェックサムエラー検出、②送受信先IPアドレスの抽出および③送信先IPアドレスをキーとしたテーブル検索による送信ポートと送信先物理アドレスの獲得に関する処理は、ハードウェアで実行されるので、CPUはこのハードウェアでの実行結果を用いて中継処理を行なう。

【0006】このように中継処理の一部がハードウェアで実行されて、CPUのソフトウェア処理のみに依存する場合に比較して処理速度は高くなる。

【0007】また、特開平7-50689号公報に開示の通信ネットワークの各中継装置は、中継するパケットのヘッダ内の送信元ネットワークアドレスと送信先ネットワークアドレスの組をキーとして対応するルーティング情報をアドレステーブルに登録し、パケット中継時には中継パケットの前述のキーに基づいてテーブル検索して一致を見いだした場合には、対応するルーティング情報に従って該パケットを中継処理するよう構成される。【0008】したがって、特定のノード対について簡略化された中継処理が行なわれて処理の高速化が図られ

#### [0009]

【発明が解決しようとする課題】上述した特開平9-83562号および特開平7-254912号公報に記載の技術では、中継すべきすべてのパケットに対してCPUに対する割込みを発生させてソフトウェア処理による中継処理を行なわせている。

【0010】一般に、ソフトウェア処理における割込み

のオーバヘッドは大きいことおよびソフトウェア処理が 通信プロトコル処理用に特化されていない汎用命令の逐 次的実行で実現されることを考慮すると、これらの方法 では C P U の性能で中継処理速度が制限されてしまうと いう課題が残る。

【0011】また、特開平9-83562号公報に記載の技術では、装置においてポートの増設が必要であるとともに複数の異なるプロトコルをサポートするために、複数のCPUを設ける必要があり、構成が大規模化し、また、データ中継用に汎用のCPUが用いられる場合には、CPUが提供する多くの機能は使用されないので、装置全体として効率的な構成でないという課題が残る。

【0012】また、特開平7-254912号および特開平7-50689号公報に記載の技術では、パケット中継に関するテーブルの検索キーがネットワークアドレスあるいはアドレス対に固定されているため、ある特定のセッションのためにテーブルに登録されたエントリが、そのノードに関する他のすべてのセッションに影響を与えるという弊害がある。

【0013】したがって、ある種のデータは中継しないなどのセキュリティまたは中継に関する優先制御などの付加サービスを提供することができないなど、柔軟な中継判断能力に欠如するという課題が残る。

【0014】それゆえにこの発明の目的は、柔軟な中継 判断と高速な中継処理が可能なパケット中継装置を提供 することである。

#### [0015]

【課題を解決するための手段】請求項1に記載のパケット中継装置は、複数ポートを有し、複数ポートを介して受信したパケットを中継処理するために、キャッシュメモリと、検索手段と、ヒット時中継手段、ミスヒット時中継手段および登録手段を備える中継手段とをさらに有する。

【0016】キャッシュメモリには、複数の異なるキーとキーのそれぞれに対応した中継処理のための中継情報が登録される各種のプロトコルに対応のテーブルが記憶される。

【0017】検索手段は、パケットの受信時に受信パケットについて所定条件に従って生成されたキーを該受信パケットのプロトコルに対応のテーブルから検索する。

【0018】中継手段は、検索結果に基づいて、中継情 報を用いて受信パケットに対して中継処理を行なう。

【0019】つまり、中継手段において、検索によるヒット時は、ヒット時中継手段がヒットしたキーに対応の中継情報を参照して受信パケットに対して中継処理を行なうが、検索によるミスヒット時は、ミスヒット時中継手段が中継情報を生成し受信パケットに対して中継処理を行なうとともに、登録手段が、検索されたテーブルに、検索のために生成されたキーとミスヒット時中継手段により生成され中継情報とを対応させて登録する。

【0020】ここで、前述の所定条件は受信パケットのプロトコルヘッダ中のフィールドの内容のサブセットを含んでキーの生成を指示する条件であり、このサブセットは任意に変更可能であるよう構成される。

【0021】請求項1に記載のパケット中継装置によれば、パケット中継に関するテーブルの検索キーを受信パケットのプロトコルヘッダ中のフィールドの内容の任意に変更可能のサブセットを含んで設定することが可能なので、柔軟なパケットフィルタリング機能(選択的なパケットの廃棄/中継)を実現できる。また、パケット中継に関して要求されるセキュリティや優先制御に柔軟に対応することができる。

【0022】また、パケット中継に関する中継情報はすべてキャッシュメモリに登録され、CPUの介在なしにパケットの中継処理を実行させることもできるから、高速な中継処理が可能となる。

【0023】また、検索によるミスヒット時は中継情報が生成された後にパケット中継処理が行なわれるが、その後のヒット時にはキャッシュメモリ中のテーブルから対応する中継情報を参照しパケット中継処理が行なわれるから、パケット中継処理が反復して繰返される場合などには全体としてパケット中継処理の速度を向上させることができる。

【0024】請求項2に記載のパケット中継装置は請求項1に記載の装置において、サブセットは、受信パケットのトランスポート層以下のプロトコルヘッダ中のフィールドの内容からなるよう構成される。

【0025】したがって、請求項2に記載のパケット中継装置によれば、パケット中継に関するテーブルの検索キーをトランスポート層のサービスアクセスポイントまで考慮してきめ細かく設定することが可能となるから、柔軟なパケットフィルタリング機能(選択的パケット廃棄/中継)を実現できるとともに、パケット中継に関する所望のセキュリティや優先制御に柔軟に対応することができる。

【0026】請求項3に記載のパケット中継装置は、請求項1または2に記載の装置において、所定条件は複数ポートのうちパケットを受信したポートを識別する情報をさらに含んでキーの生成を指示する条件であるよう構成される。

【0027】したがって、請求項3に記載のパケット中継装置によれば、パケット中継にかかわるテーブルの検索キーをパケットを受信した該中継装置のポートを識別する情報まで考慮してきめ細かく設定することが可能となるから、柔軟なパケットフィルタリング機能(選択的パケット廃棄/中継)を実現できるとともに、パケット中継に関して所望されるセキュリティや優先制御に柔軟に対応できる。

【0028】請求項4に記載のパケット中継装置は、請求項1ないし3のいずれかに記載の装置において、中継

情報は対応するキーに該当する受信パケットの量を示す 受信パケット量情報を含む。そして中継手段は、中継処 理に応じて該中継処理に用いられた中継情報中の受信パ ケット量情報を更新するパケット量更新手段を備えて構 成される。

【0029】請求項4に記載のパケット中継装置によれば、パケット中継に必須の中継に関する受信パケット量情報を収集しながらも、前述したパケット中継処理における高速性が維持される。

【0030】請求項5に記載のパケット中継装置は、請求項1ないし4に記載の装置において中継情報はテーブルに登録および検索手段により最新に検索されてからの経過時間を示す時間情報を含み、テーブル中の中継情報のそれぞれについて時間情報を前述の経過時間を示すように更新する時間更新手段と、時間更新手段により更新された時間情報に基づいてテーブルからキーと対応する中継情報を削除する削除手段とを備えて構成される。

【0031】請求項5に記載のパケット中継装置によれば、削除手段は時間情報に基づけば、たとえば長期にわたって参照されないことを示すような時間情報を有するキーに対応のパケットの流れ(フロー)は非活性状態にあると判断してパケット中継に不要であるキーと対応の中継情報とを容易に特定し削除できるから、テーブルならびにキャッシュメモリの有効利用が図られる。

【0032】請求項1ないし5に記載のパケット中継装置は、登録手段が、テーブルについて登録可能な最大情報量を超えて登録処理が行なわれようとする場合には、所定手続に従ってこの最大情報量を超えないように登録処理を行なうよう構成される。

【0033】したがって、テーブルおよびキャッシュメ モリについてオーバーフローが回避される態様でキーと 対応の中継情報の登録処理を行なうことができる。

【0034】前述のパケット中継装置においては、中継されるパケットには該パケットの内容についてのチェックサム情報が含まれ、前述の中継手段は中継処理時に受信パケットについてチェックサムを計算するよう構成されてもよい。

【0035】したがって、中継処理時には受信パケットについてのチェックサムが計算されるから、中継処理ごとにパケットについて中継されるデータの信頼性を示して次のノードに中継することができる。

#### [0036]

【発明の実施の形態】この発明の実施の形態について図面を参照し説明する。なお、以下の説明の中では、 I P に従うパケットの中継処理について説明するが、対象とするプロトコルはこれに限定されない。また、ある送信元とある送信先(送信先は複数の場合もある)の組の間に継続するパケットの流れ(通信)をフローと呼ぶ。

【0037】図1は、この発明の実施の形態によるパケット中継装置のブロック図である。図2は、この発明の

実施の形態によるIPパケットのフィールド構成例を示す図である。

【0038】図2のIPパケットは Ethernet 方式(RFC894)でカプセル化されたものであって、各層のプロトコルに関する情報を含むが、ここでは説明を簡単にするために、データリンク層、ネットワーク層およびトランスポート層についてそのヘッダ情報が示される。

【0039】データリンク層のヘッダ情報には送信先物理アドレスDA、送信元物理アドレスSAおよび以降に続くデータのタイプを示すタイプ情報TYが含まれる。

【0040】ネットワーク層のヘッダ情報には、送信先ネットワークアドレス(送信先論理アドレス)IP-DA、送信元ネットワークアドレス(送信元論理アドレス)IP-SA、TTL(Time To Live:生存時間),プロトコル番号PRO、バージョン番号VERおよびチェックサムCSが含まれる。

【0041】トランスポート層のヘッダ情報には論理的ポート番号を示す送信先トランスポート層ポート番号DPおよび送信元トランスポート層ポート番号SPが含まれる。

【0042】TTLは、該IPパケットが通信ネットワーク内で存在することの可能な最大時間を示す情報である。

【0043】IPパケットが中継されるごとに、IPパケットのTTLは1ずつ減算されて更新されるので、結果としてゼロまたは負の値になれば、該IPパケットはその時点で廃棄される。

【 0 0 4 4 】バージョン番号 V E R は I P データグラム の I P のバージョンを示す値である。バージョンによってヘッダの形式が異なる。

【0045】プロトコル番号PROはIPの上位プロトコルを識別するための値である。

【0046】チェックサムCSはネットワーク層のヘッダ情報のチェックサムを示し、TTLの減算(更新)後に再計算されて更新される。したがって、中継時にはチェックサムCSを参照することで該データが伝送路上で破壊されていないことなどをチェックできて、データの信頼性が維持される。

【0047】送信先および送信元トランスポート層ポート番号DPおよびSPはアプリケーションを特定するものである。アプリケーションとしてはTELNET, WW-HTTPなどがある。

【0048】図1のパケット中継装置は、CPU1、CPU1向けのプログラム領域2Aおよびルーティングテーブル22Bを含むデータを記憶するCPU1向けのデータ領域2BからなるCPU用メモリ2、ローカルバス3、中継するIPパケットを一時格納するためのパケットメモリ11、パケットスイッチコントローラ12、自ノード物理アドレスを含む各種物理アドレスが登録される物理アドレスデータベース21aおよび複数のフロー

データベース 21b を記憶するキャッシュメモリ 21、キャッシュメモリ 21 を検索するための検索エンジン 2、アドレス解決/ヘッダ更新部 23、ROM 24、ネットワークインタフェース接続バス 31、ネットワークインタフェース  $41\sim4$  4 およびネットワークインタフェース  $41\sim4$  4 のそれぞれに対応して設けられる送受信用のポート  $51\sim5$  4 を含む。

【0049】複数のフローデータベース21bはIPを含む複数種類のプロトコルのそれぞれに対応して設けられる。

【0050】送受信用ポート $51\sim54$ のそれぞれの先には外部の通信メディアが接続される。

【0051】これらの各部はパケット中継処理が実行されない初期化時には、すべてCPU1の制御下にあるが、初期化後は予期せぬ異常が発生した場合のCPU1への割込みを発生させて異常状態からの回復処理を要求する以外は、CPU1の制御のもとに動作する要素はない。

【0052】CPU1は該パケット中継装置に接続される各種ノードの管理、ルーティングテーブル22Bを参照したルーティングプロトコル処理、フローデータベース21bへのエントリの登録/削除処理などを行なう。

【0053】ローカルバス3は、CPU1のCPU用メモリ2、キャッシュメモリ21およびROM24へのデータバスである。

【0054】パケットスイッチコントローラ12は、パケットメモリ11の管理、パケットメモリ11に関するアクセス調停、パケット交換およびパケットの転送を制御する。

【0055】なお、パケット転送においては、ネットワークインタフェース41~44のそれぞれからパケット受信するとき、該受信パケットはポート51~54のいずれを介して受信されたかを識別して、受信したパケットとともに該受信ポート識別情報もアドレス解決/ヘッダ更新部23に与える。

【0056】検索エンジン22は、アドレス解決/ヘッダ更新部23の検索要求に応じてフローデータベース21bのエントリの検索を実行する。

【0057】アドレス解決/ヘッダ更新部23は、受信したIPパケットのヘッダ情報のチェック、中継可否の判定、中継先の判定、ヘッダ情報の更新およびパケットスイッチコントローラ12へのパケット中継先の通知などを処理する。

【0058】ROM24には、予め自ノード物理アドレスが格納されており、該中継装置の電源立上げ時にCPU1によりキャッシュメモリ21中の物理アドレスデータベース21aに登録される。

【0059】ネットワークインタフェース41~44の それぞれは、接続先の各種ネットワークメディアとの間 でのデータの送受信およびパケットスイッチコントロー ラ12との間でのデータの送受信を処理する。

【0060】図3は、図1のフローデータベースの構成例を示す図である。図3においてフローデータベース21 bには複数のエントリE i(以下、i=1, 2, 3, ..., n)が登録されて、エントリE iにはキーF i と i Pパケットの中継処理のために用いられる中継情報 i とデータベースを構成するために必要なデータベース管理情報 i が登録される。

【0061】キーFiには各フローの開始ごとに、CPU1により該フロー開始時に受信したIPパケットの内容に基づいて所定条件で生成された検索キーが登録される。その後は、CPU1または検索エンジン22により受信したIPパケットの内容に基づいて生成される前述の検索キーに基づいてフローデータベース21bが検索される。

【0062】その結果、検索キーに一致するキーFiがあれば、該キーFiに対応の中継情報 Iiを用いて該 I Pパケットの中継処理が実行される。なければ、すなわち各フロー開始時の受信パケットであれば、フローデータベース 21bには CPU1により新規エントリEiが登録される。新規エントリEiには該検索キーがキーFiとして登録されるとともに、CPU1により生成された中継情報 Ii が登録される。

【0063】中継情報 I i は各フロー開始時には、該中継装置の構成、ネットワーク管理ソフトウェアによる設定内容、ルーティングテーブル 22Bの内容および各種プロトコルなどに基づいて得られて設定される。

【0064】中継情報 I i は中継可否情報 H i 、データリンク層ヘッダ情報 J i 、統計情報 K i 、エイジ情報 L i および中継先ポート情報 P i を含む。

【0065】中継可否情報Hiは対応のキーFiに該当するIPパケットを受信したとき、該パケットを次のノードに中継するか廃棄するかCPU1の処理に委ねるかを決定するための情報である。

【0066】データリンク層へッダ情報Jiは、受信したIPパケットを、中継先ネットワークのプロトコルに準じるパケット形式となるようなヘッダ情報に更新するために必要とされる情報である。

【0067】中継先ポート情報Piは中継するIPパケットを該中継装置のどのポートから送信するかを示す情報である。

【0068】データリンク層へッダ情報」iは、対応する中継可否情報Hiにより中継すると決定されたIPパケットについて、データリンク層のヘッダ情報として書込まれる。これにより、該IPパケットはデータリンク層のヘッダ情報が更新された後に次のノードに中継される。

【0069】統計情報KiはフローごとのIPパケットのデータ流量についての統計値、たとえば該中継装置が受信したIPパケット数または受信したIPパケットに

関するオクテット数を示す。この値は中継処理ごとにCPU1のソフトウェア処理または他のハードウェアにより更新される。

【0070】エイジ情報Liは対応のエントリEiが登録されてからの経過時間を示し、一旦、登録されるとその後はCPU1により中継処理とは別に一単位時間ごとに更新(エイジング処理)される。

【0071】前述のエイジング処理において CPU1は あるエントリ Eiが検索エンジン 22により使用(参照)されたことが、たとえばフラグなどの情報により示される場合には、当該エントリ Eiのエイジ情報 Liを最も若い年を示す状態にリセットする。エイジング処理時に、最も年をとったエイジ情報 Liに対応のエントリ Eiは、該当するフローは非活性であるとみなして、該エントリ Ei に関する情報をフローデータベース 21b から削除する。これによりフローデータベース 21b のメモリ領域が有効利用される。

【0072】ここでは、CPU1によりエイジング処理 するとしているが、ハードウェアで実装することも可能 である。

【0073】また、フローデータベース21bの有効利用に関して、フローデータベース21bに登録可能な最大エントリEiの数を保持して、この最大値を超えてエントリEiの登録が行なわれようとする場合には、予め定められた取決めに従って新規エントリを登録するようにしてもよい。

【0074】図4は、図1のパケット中継装置における中継されるパケットについての中継処理のフローチャートである。次に、図1~図4を参照して、中継処理について説明する。

【0075】ここでは、ネットワークにおけるパケット 通信処理の反復性を利用して、各フローについての最初 (先頭) の受信パケットのみCPU1によるソフトウェ ア処理で柔軟に中継判断を行なって中継し、それ以降に 連続して受信される多数のパケットについてはハードウェアのみで高速に中継処理するものである。

【0076】なお、この中継処理においては、チェックサムCSを用いたデータの信頼性チェック、エイジ情報Liおよび統計情報Kiの更新に関する処理は受信パケットを中継処理するごとに実行されているが、ここではそれらの処理については簡単に説明する。

【0077】まず、IPパケットがネットワークインタフェース41~44のいずれかを介してパケットスイッチコントローラ12で受信されると、アドレス解決/ヘッダ更新部23はパケットスイッチコントローラ12より受信通知(受信パケットのヘッダ情報と受信ポート識別情報)を受けて、検索エンジン22に対してキャッシュメモリ21中の物理アドレスデータベース21aの検索を要求する。

【0078】このときの検索キーは受信パケット中の送

信先物理アドレスDAであり、このアドレスDAは検索エンジン22により物理アドレスデータベース21a中のデータと照合されて、データベース21a中の自ノード物理アドレスと一致すれば該受信パケットは自ノード(中継装置)宛であると判断されて、以降の処理が開始される(図4の101)。

【0079】次に、アドレス解決/ヘッダ更新部23を検索エンジン22から該受信パケットは自中継装置宛であるとの判定結果を受けると、該受信パケットのタイプ情報TYにより、そのプロトコルを識別して検索エンジン22に対して識別されたプロトコルに対応のフローデータベース21bの検索を要求するので、検索エンジン22は要求されたフローデータベース21bを検索する(102)。

【0080】このときの検索キーは、受信パケットのタイプ情報TYごとにCPU1により予め設定された関数(条件)に従って決定されるものである。ここでは、受信パケット中のバージョン番号VER、TTL、プロトコル番号PRO、送信先および送信元ネットワークアドレスIP-DAおよびIP-SA、送信先および送信元トランスポート層ポート番号DPおよびSP、ならびに受信ポート識別情報の組合せにより決定される。

【0081】検索キーの構成を決定する関数(条件)は、受信パケットのプロトコルヘッダ中のフィールドの内容のサブセットを含んでキーの生成を指示するような条件であり、このサブセットはユーザの所望(セキュリティや優先制御など)に応じて任意に変更可能である。

【0082】このサブセットは、たとえばネットワーク 層プロトコル、プロトコルのバージョン、サービスタイプ、送信元/送信先ネットワークアドレスIPーSA/ IP-DA、送信元/送信先トランスポート層ポート番号SP/DPなどを組合せたもので決定されてもよい。

【0083】また、このサブセットに受信ポート識別情報、送信元物理アドレスSAが属するVLANの識別子を組合せたものを検索キーとして用いてもよい。

【0084】これらのサブセットにより、データの属性 (送受信先など)に基づいてパケット中継の可否を任意 に設定変更できるので、データ通信におけるセキュリティおよび優先制御を容易に獲得できる。

【0085】検索キーを用いて、検索エンジン22は対応プロトコルのフローデータベース21bを検索してヒット(該検索キーと一致するキーFiを有するエントリEiがある)したか否かをアドレス解決/ヘッダ更新部23に通知する。このとき、ヒットしたエントリEiに対応する中継情報Iiが検索結果としてアドレス解決/ヘッダ更新部23に通知される。

【0086】アドレス解決/ヘッダ更新部23は検索エンジン22から受けた検索結果の通知に基づいてヒットと判定すれば(103でYES)、該通知とともに受理した中継情報 Iiを用いて該受信パケットのデータリン

ク層ヘッダ情報を更新するとともに、該パケットのTT LおよびチェックサムCSを更新して、その後送信先ポートを指定し、パケットスイッチコントローラ12へ該 受信パケットが送出されるように要求する(106)。

【0087】これにより、該受信パケットは中継処理される。一方、中継しないと判定すれば、該受信パケットは対応の中継可否情報 Hiの内容に従って廃棄されるか、あるいは CPU1による処理を待つ行列にキューイングされる。

【0088】前述の検索によりヒットしなければ(103でNO)、CPU1に受信パケットに関する情報が通知される。CPU1は受理した受信パケットに関する情報に基づいて、該パケットを中継するか廃棄するか判断して、中継する場合には次のようなソフトウェア処理を行なう(104)。

【0089】まず、該パケットは新たなフローの先頭のパケットであるから、ルーティングテーブル22Bを参照して中継先ポートを決定し、該パケットのデータリンク層のヘッダ情報、ネットワーク層のヘッダ情報中のTTLならびにチェックサムCSを更新して、指定の送信先ポートから該パケットが送出されるようにパケットスイッチコントローラ12に指示する。

【0090】次に、今回、CPU1により中継されたパケットはフローデータベース21bにてヒットしなかったもの、すなわちフローデータベース21bにエントリEiとして未登録の新たなフローの開始パケットであるので、CPU1は前述の検索で用いられた検索キーと関連づけるキーFiと、対応の中継情報IiをエントリEiとしてフローデータベース21bに新たに登録し、対応のエイジ情報Liを初期化する。

【0091】図5は、図1の中継装置におけるパケット中継時のCPU処理(ソフトウェア処理)と非CPU処理(ハードウェア処理)の区分を模式的に示す図である。

【0092】図5のCPU処理はCPU1によるソフトウェア処理であって、一般的なルーター機能に加えて、新しいフローの検出、検出された新フローについてのフローデータベース21bへの登録、中継処理およびエイジ情報Liの初期設定を行なう。CPU1による中継処理速度は低速である。

【0093】これに対し図5の非CPU処理では、自ノード宛のパケットの検出、パケット中のヘッダ情報の抽出、プロトコルの判別、検出キーを生成してフローデータベースの検索、検索によるヒット時のヒットした登録内容に基づく中継可否判断、中継先決定およびヘッダ情報の更新、ならびにパケット送信時のキューイングなどルーティングに必要な処理すべてがCPU1の介在なしに行なわれる。したがって、CPU1で同じ処理を行なうのに比較して、より高速な処理が可能となる。

【0094】今回開示された実施の形態はすべての点で 例示であって制限的なものではないと考えられるべきで ある。本発明の範囲は上記した説明ではなくて特許請求 の範囲によって示され、特許請求の範囲と均等の意味お よび範囲内でのすべての変更が含まれることが意図され

#### 【図面の簡単な説明】

【図1】この発明の実施の形態によるパケット中継装置のブロック図である。

【図2】この発明の実施の形態によるIPパケットのフィールド構成例を示す図である。

【図3】図1のフローデータベースの構成例を示す図である。

【図4】図1の中継装置における中継されるパケットについての中継処理のフローチャートである。

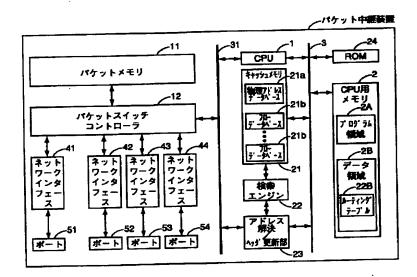
【図5】図1の中継装置におけるパケット中継時のCP U処理(ソフトウェア処理)と非CPU処理(ハードウェア処理)の区分を模式的に示す図である。

#### 【符号の説明】

- 1 CPU
- 21 キャッシュメモリ
- 22 検索エンジン
- 23 アドレス解決/ヘッダ更新部
- 41~44 ネットワークインタフェース
- 51~54 ポート
- 21b フローデータベース
- Ei エントリ
- Fi +-
- I i 中継情報

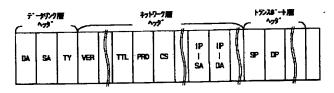
なお、各図中同一部分は同一または相当部分を示す。

【図1】



【図2】

【図3】



送信先物理アドレス 送信元物理アドレス タイプ情報 SA: TY:

IP-SA: IP-DA:

ヘッダチェックサム 送債元ネットワークアドレス 送信先ネットワークアドレス CS:

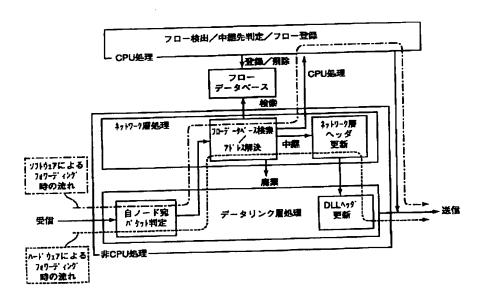
パージョン番号 VER: 生存時間 TTL:

送信元トランスホート層ボート数号 送信先トランスホート層ボート数号 SP: DP:

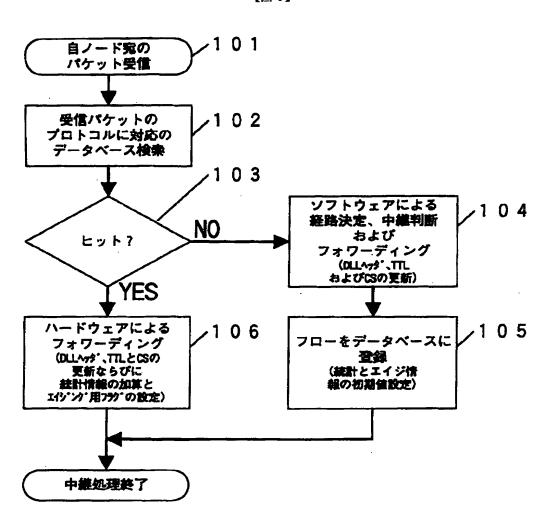
プロトコル

	丁龍/州林 11						
4-	中華可否	データリンク層 ヘッタ 情報	鉄計 情報	情報	中継先 ま一州情報	データース 管理情報	
Fi	Hi	- Ji	Ki	Li	Pi	Ri	ンプ· <b>死</b> i
FI	H1	Л	K1	L1	P1	R1 ^	₩E1
F2	H2	J2	102	12	P2	R2 ^	₩E2
-	•	•	·	•	Γ''	٠ .	•
				١.			
	· .	•		<u> </u>		<u> </u>	1
Fn	Hn	Jn	Kn	Ln	Pn	Rn ′	<u></u> → 2349En

【図5】



【図4】



# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED TEXT OR DRAWING
BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
☐ OTHER:

# IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.